### IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

Applicant(s):

SANO, Seiichi

Serial No.:

Not yet assigned

Filed:

July 23, 2003

Title:

DIGITAL DATA RECEIVING APPARATUS AND METHOD

WITH SYSTEM CHANGEOVER FUNCTION

Group:

Not yet assigned

## LETTER CLAIMING RIGHT OF PRIORITY

Commissioner for Patents P.O. Box 1450 Alexandria, VA 22313-1450 July 23, 2003

Sir:

Under the provisions of 35 USC 119 and 37 CFR 1.55, the applicant(s) hereby claim(s) the right of priority based on Japanese Patent Application No.(s) 2002-217474, filed July 26, 2002.

A certified copy of said Japanese Application is attached.

Respectfully submitted,

ANTONELLI, TERRY, STOUT & KRAUS, LLP

Melvin Kraus

Registration No. 22,466

MK/alb Attachment (703) 312-6600

# 日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2002年 7月26日

出 願 番 号

Application Number:

特願2002-217474

[ ST.10/C ]:

[JP2002-217474]

出.願.人

Applicant(s):

株式会社日立国際電気

2003年 6月10日

特許庁長官 Commissioner, Japan Patent Office



### 特2002-217474

【書類名】 特許願

【整理番号】 K141220

【提出日】 平成14年 7月26日

【あて先】 特許庁長官殿

【国際特許分類】 H04B 1/06

【発明者】

【住所又は居所】 東京都小平市御幸町32番地 株式会社日立国際電気内

【氏名】 佐野 誠一

【特許出願人】

【識別番号】 000001122

【氏名又は名称】 株式会社日立国際電気

【代表者】 遠藤 誠

【電話番号】 042-322-3111

【手数料の表示】

【予納台帳番号】 060864

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【プルーフの要否】 要

【書類名】

明細書

【発明の名称】 デジタルデータ受信装置

【特許請求の範囲】

【請求項1】 デジタルデータ受信装置において、受信した同一の信号を2 系統以上に分配し、各々の系統で復調して得られた複数のデータストリーム (データ、クロック)を受け取り、該データストリームのうちの1系統を選択し出力するデジタルデータ切替部を備えることを特徴とするデジタルデータ受信装置。

【請求項2】 請求項1記載のデジタル受信装置のデジタルデータ受信部において、2系統以上入力されるデータストリームをその系統のクロックで一時記憶する記憶部と、該記憶部に一時記憶されたデータストリームを各系統同時に読み出すデータ読み出し制御部と、読み出されたデータストリームのうちの1系統を選択し出力する選択部と、該選択部で選択しデジタルデータ受信装置から出力するデータストリームと対で出力されるクロックを生成するクロック制御部とから構成されていることを特徴とするデジタルデータ受信装置。

【請求項3】 請求項2記載のデジタルデータ受信部のクロック制御部において、各系統のクロック周波数 f sの1/N (Nは正数) クロックを生成する分周器と、該各系統のクロック周波数 f sの1/Nクロックを生成する分周器の同期をとる分周同期器と、各系統のクロック周波数 f sの1/Nクロックを選択するセレクタと、該セレクタで選択されたクロック周波数 f sの1/NクロックをN逓倍する逓倍器とから構成されることを特徴とするデジタルデータ受信装置。

【請求項4】 請求項2記載のクロック制御部において、分周器、逓倍器の定数Nを4~8の整数とすることを特徴とするデジタルデータ受信装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、放送局(演奏所)から送信所に送られるデジタル放送信号を受信するSTL(Studio Transmitter Link)受信装置において、デジタル放送信号を予備の目的で設けられた2系統以上の受信機で受信し、各系統の受信機出力信号のうちの1系統を選択するデジタルデータ切替技術に関するものである。

[0002]

## 【従来の技術】

放送局(演奏所)から送信所に送られるデジタル放送信号を受信するSTL(Studio Transmitter Link)受信装置において、デジタル放送信号を予備の目的で設けられた2系統以上の受信機で受信し、各系統の受信機出力信号のうちの1系統を選択する機能を備えたデジタルデータ受信装置の従来の技術について図4を用いて説明する。

[0003]

放送局(演奏所)から送信所に送られるデジタル放送信号はSTL受信装置1のアンテナ10で受信され、1号機と2号機の受信器20に分配される。デジタル放送信号は受信器20内のダウンコンバータ21でIF信号に変換され、復調器22で復調される。復調器22で復調され得られたデジタルデータは分離装置23で、デジタルデータに含まれるTS (Transport Stream) データ、TSクロックに分離される。

[0004]

各系統の分離装置23で分離され得られたTSデータ30-2、30-4およびクロック30-1、30-3は切替装置30に入力される。切替装置30に入力されたTSデータ30-2、30-4、クロック30-1、30-3は切替制御装置40から出力される切替制御信号30-7に従い、各選択器31で1号機または2号機のTSデータおよびクロックが選択される。セレクタ31で選択されたTSデータおよびクロックは分配器32で分配され、放送機50(1号機と2号機(予備機))に出力される。

[0005]

【発明が解決しようとする課題】

図4の切替装置30における実際の信号波形を図5に示す。

[0006]

STL受信装置1のアンテナ10で受信された信号は1号機と2号機の受信器20に分配される。1号機と2号機の受信器20に入力されるデータは同一であ

るが1号機と2号機の受信器20間で個体差があるため1号機と2号機の受信器20から出力されるTSデータおよびクロック(1号TSクロック30-1、1号TSデータ30-2および2号TSクロック30-3、2号TSデータ30-4)は図5の位相差30-cに示すように位相差や各々の信号毎にジッタをもつ

[0007]

具体的には図5の切替信号30-7が「Hi」のとき1号機を選択し、「Low」のとき2号機を選択するとした場合、上記のような位相差や異なるジッタをもつ信号どうしを切替える場合、切替信号30-7が「Hi」から「Low」に変化した瞬間、図4の切替後クロック30-5、切替後データ30-6には図5に示すように、切替の瞬間クロック、データに雑音が発生する。

[0008]

その結果、図4の切替装置30から出力される出力TSクロック30-8、出力TSクロック30-10および、出力TSデータ30-9、出力TSデータ30-11は、図5の雑音30-d、雑音30-eに示すように不連続区間が生じる。

[0009]

1号機で運用中、1号機の保守、点検のため2号機に切替え、1号機を停止させることがある。この逆に、2号機から1号機に切替えることがある。この切替えを行うとTSクロック、TSデータに不連続区間が生じ、これが原因で画像、音声等にフリーズ等が生じるという問題が生じる。

[0010]

【課題を解決するための手段】

本発明は上記課題を解決するため、デジタルデータ受信装置において、受信した同一の信号を2系統以上に分配し、各々の系統で復調して得られた複数のデータストリーム(データ、クロック)を受け取り、該データストリームのうちの1系統を選択し出力するデジタルデータ切替部を備えるものである。

[0011]

また、2系統以上入力されるデータストリームをその系統のクロックで一時記

憶する記憶部と、該記憶部に一時記憶されたデータストリームを各系統同時に読み出すデータ読み出し制御部と、読み出されたデータストリームのうちの1系統を選択し出力する選択部と、該選択部で選択しデジタルデータ受信装置から出力するデータストリームと対で出力されるクロックを生成するクロック制御部とから構成されているものである。

[0012]

また、各系統のクロック周波数 f sの 1 / N (Nは正数) クロックを生成する 分周器と、該各系統のクロック周波数 f sの 1 / N クロックを生成する分周器の 同期をとる分周同期器と、各系統のクロック周波数 f sの 1 / N クロックを選択 するセレクタと、該セレクタで選択されたクロック周波数 f sの 1 / N クロックを N 通倍する通倍器とから構成されるものである。

[0013]

さらに、分周器、逓倍器の定数Nを4~8の整数とするものである。

すなわち、従来のSTL受信装置1 (図4に示す)の切替装置30を本発明のSTL受信装置100 (図1に示す)に示すように、切替装置300にしたものである。

[0014]

【発明の実施の形態】

以下、切替装置300を含むデジタルデータ受信装置について図1、図2を用い説明する。

[0015]

図1のSTL受信装置100のアンテナ10で受信された信号は1号機と2号機の受信器20に分配される。1号機の受信器20から出力される1号TSクロック30-1、1号TSデータ30-2は1号機用の同期制御器33に入力され、1号TSデータ30-2内の同期コードを検出する。この同期コードから1号機用メモリ34のコントロール(ライトリセット)信号を生成する。

[0016]

すなわち、1号TSクロック30-1と1号機同期制御器33で生成されたコントロール信号を用いて1号TSデータ30-2を1号機用メモリ34に書きこ

む。同様に、2号TSクロック30-3と2号機用同期制御器33で生成された コントロール信号を用いて2号TSデータ30-4を2号機用メモリ34に書き こむ。

[0017]

一方、クロック制御部35では1号TSクロック30-1と2号TSクロック30-3のうち、選択された方のTSクロックをクロック制御部35内の1逓倍のPLL(図示されていない)に入力し、1倍のクロックを生成しメモリ34をリードする。

[0018]

このクロックは1号機用、2号機用両方のメモリ34に入力される。さらに1 号機用、2号機用両方のメモリ34のコントロール(リードリセット)信号は生成するデータ制御部37に入力される。

[0019]

その結果、1号機用、2号機用メモリ34は同一のクロック(切替後クロック 30-5)、制御信号でリード制御されるので、図2に示すように1号TSリードデータ3-17、2号TSリードデータ3-18は同期する。

[0020]

仮に図2の切替えタイミング30-iで1号機から2号機に切替えてもクロック制御部35とデータ制御部37で実際に切替えて良いタイミング30-jを確定する。

[0021]

選択器31ではデータ制御部37からの切替え信号に従い、1号TSリードデータ3-17または2号TSリードデータ3-18を選択し切替後データ30-6を出力する。

[0022]

結果、出力TSクロック30-8、出力TSクロック30-10はクロック制御部35内の1通倍のPLLで生成されたクロックが出力されるので切替えの瞬間でもクロックが途切れることはない。また、出力TSデータ30-11は図2に示すようにTSクロック、TSデータに同期した信

号で切替えるので切替えの瞬間でもTSデータが途切れることはない。

[0023]

図1に示す切替装置300のクロック制御部35、データ制御部37の具体的な一実施例について図3を用い説明する。

[0024]

クロック制御部35では1号TSクロック30-1が分周器351でN分周される。また、2号TSクロック30-3も分周器351でN分周される。1号TSクロック30-1用分周器351と2号TSクロック30-3用分周器351はお互い相手をリセットする。

[0025]

1号TSクロック30-1をN分周したクロックと2号TSクロック30-3をN分周したクロックを切替制御装置40から出力される切替制御信号30-7に従いクロックセレクタ352で選択する。クロックセレクタ352で選択された分周クロックはそのまま位相比較器354に入力される。位相比較器354の出力はVCO355に与えられ、分周器353でN分周される。分周器353でN分周されたクロックとクロックセレクタ352で選択された分周クロックの位相が位相比較器354で比較される。

[0026]

結果、クロック制御部35内に位相比較器354を備え、参照するクロックを 切替制御装置40から出力される切替制御信号30-7に従い、1号TSクロック30-1をN分周したクロックまたは2号TSクロック30-3をN分周した クロックのどちらかを選択する。

[0027]

データ制御部37ではメモリリード制御器371でメモリ34をリード制御する。メモリリード制御器371はデータの切替えてもよいタイミングをデータ選択制御器372に出力する。データ選択制御器372はメモリリード制御器371からのデータの切替可能なタイミングと、クロックセレクタ352からのクロック選択情報とから選択器31にデータ選択情報を出力する。

[0028]

ここで、前記分周器351、353の分周比Nは4~8の整数に設定することが望ましい。すなわち、前記位相比較器354と前記VCO355の動作を安定させ、前記メモリ34、前記メモリリード制御器371、前記分配器32に供給される同期クロックの周波数精度を高めることができる。また、前記同期クロックの周期を最適なものとし、前記データ選択制御器372から出力されるデータ選択情報の遅延を最小にすることができる。

[0029]

### 【発明の効果】

以上説明したように本発明によれば、切替装置300において、1号機と2号機から出力されるTSクロックをそのまま切替えて出力するのではなく、切替装置300内部で入力されたTSクロックに同期した同一周波数の連続クロックを生成し、これをTSクロックとして出力する。また、1号機と2号機から出力されるTSデータをそのまま切替えて出力するのではなく、切替装置300内部で入力されたTSデータをメモリに取り込み、このメモリから読み出したデータを切替えてこれをTSデータとして出力する。

[0030]

その結果、運用中に1号機と2号機の切替えを行ってもTSクロック、TSデータが途切れないので、画像、音声等にフリーズ等の障害が発生しないシームレス切替え可能なデジタルデータ受信装置を実現することができる。

【図面の簡単な説明】

### 【図1】

本発明のデジタルデータ受信装置の全体構成を示すブロック図

#### 【図2】

本発明のデジタルデータ受信装置内部の動作を示すタイムチャート

### 【図3】

切替装置の一実施例を示すブロック図。

#### 【図4】

従来のデジタルデータ受信装置の一例を示すブロック図

#### 【図5】

# 特2002-217474

# 従来のデジタルデータ受信装置内部の動作を示すタイムチャート

# 【符号の説明】

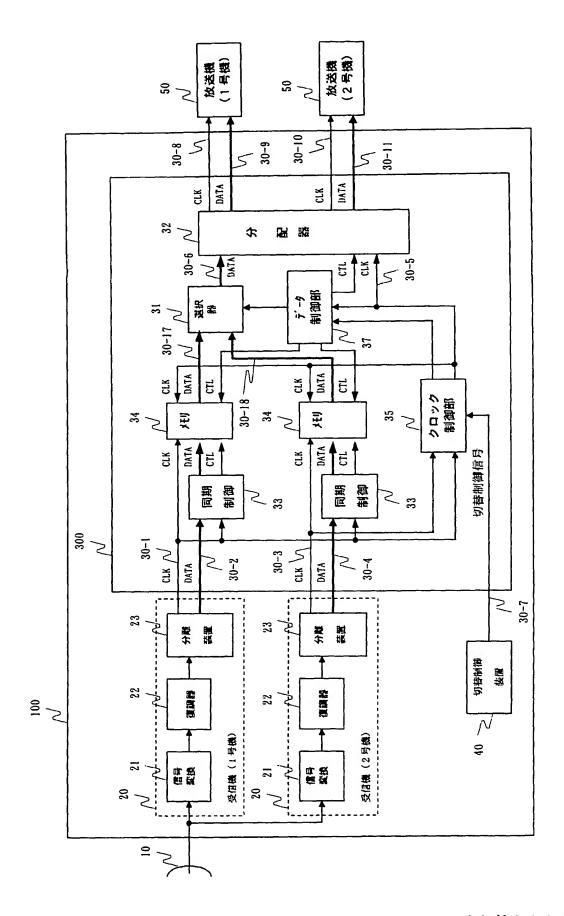
1 0 0	STL受信装置
1 0	アンテナ
2 0	受信器
2 1	ダウンコンバータ
2 2	復調器
2 3	分離装置
3 0	切替装置
3 1	セレクタ
3 2	分配器
4 0	切替制御装置
5 0	放送機
3 0 - 1	1号TSクロック
30-2	1号TSデータ
3 0 - 3	2号TSクロック
30-4	2号TSデータ
3 0 - 5	切替後クロック
30-6	切替後データ
30 - 7	切替制御信号
30-8	TSクロック
30-9	出力TSデータ、
3 0 - 1 0	出力TSクロック
30-11	出力TSデータ
3 3	同期制御器
3 4	メモリ
3 5	クロック制御部
3 0 0	切替装置
3 5 1	分周器

# 特2002-217474

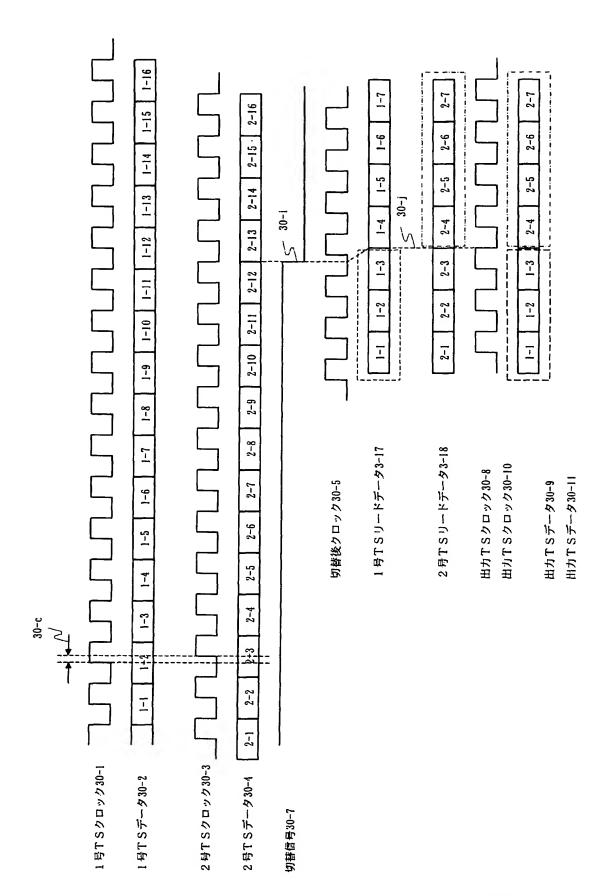
3 5 2	クロックセレクタ
3 5 3	分周器
3 5 4	位相比較器
3 5 5	VCO
3 7 1	メモリリード制御器
3 7 2	データ選択制御器

【書類名】 図面

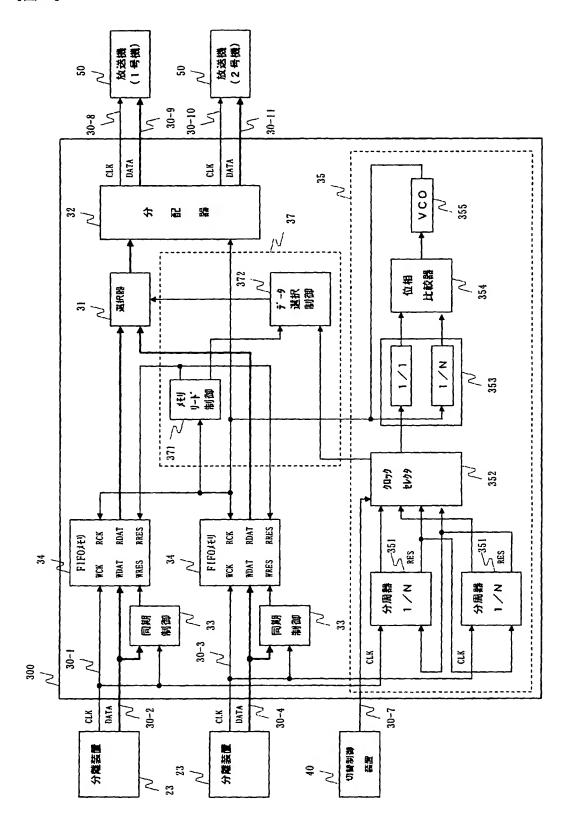
[図1]



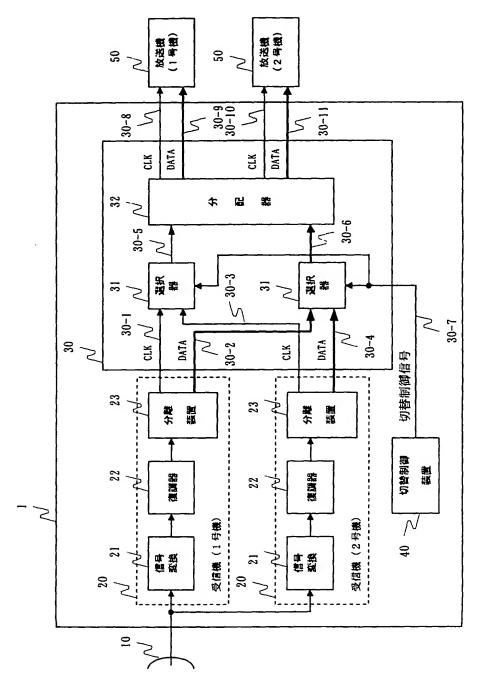
【図2】



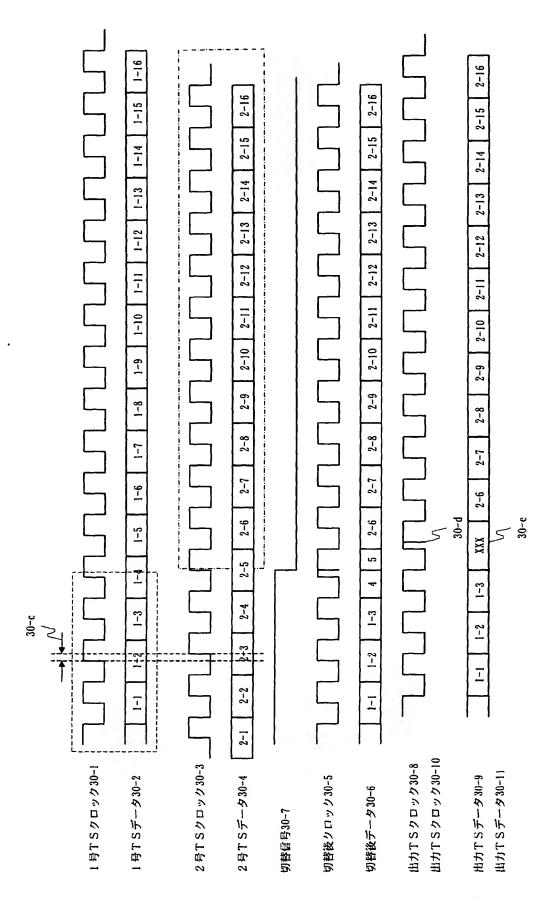
【図3】



# 【図4】



【図5】



【書類名】 要約書

【要約】

【課題】 1号機で運用中、1号機の保守、点検のため予備の2号機に切替え、1号機を停止させることがある。この逆に、2号機から1号機に切替えることがある。この切替えを行うとTSクロック、TSデータに不連続区間が生じ、これが原因で画像、音声等にフリーズ等が生じるという問題が生じる。

【解決手段】 1号機と2号機の各系統から入力されるデータストリームを各々の系統のクロックで一時記憶する記憶部と、該記憶部から読み出されたデータストリームのうちの1系統を選択し出力する選択部と、該選択部で選択しデジタルデータ受信装置から出力するデータストリームと対で出力されるクロックを生成するクロック生成部を備える。

【選択図】 図1

# 出願人履歴情報

識別番号 [00001122]

1. 変更年月日 2001年 1月11日

[変更理由] 名称変更

住 所 東京都中野区東中野三丁目14番20号

氏 名 株式会社日立国際電気

2. 変更年月日 2003年 5月 6日

[変更理由] 名称変更

住 所 東京都中野区東中野三丁目14番20号

氏 名 株式会社日立国際電気